**V/V brána 3FAh: Čtení:** identifikace přerušení. Je-li bit 0 jednička, není žádné neobsloužené přerušení. Je-li bit 0 nulový, potom je v bitech 2 a 1 identifikace přerušení:

**00** přijetí stavové informace linky (přeběh, parita, chyba rámce, break). Přerušení se obslouží přečtením V/V brány 3FDh.

**01** přijetí dat. Přerušení se obslouží přečtením V/V brány 3F8h.

**10** vyslání dat. Přerušení se obslouží zápisem na V/V bránu 3F8h.

**11** přijetí stavové informace modemu (CTS, DSR, RI). Přerušení se obslouží přečtením V/V brány 3FEh.

Bity 2 a 1 identifikují v daném okamžiku jen jednu žádost o přerušení. Je-li více žádostí o přerušení, uloží se zde ta s nejvyšší prioritou:

| | | |
|---|---|---|
| nejvyšší priorita | 1 | přijetí stavové informace linky |
| | 2 | přijetí dat |
| | 3 | vyslání dat |
| nejnižší priorita | 4 | přijetí stavové informace modemu |

**V/V brána 3FBh: Čtení a zápis:** řídicí registr linky:

| Bit | Význam |
|---|---|
| 1–0 | Počet datových bitů: 00=5, 01=6, 10=7, 11=8 |
| 2 | Počet stop bitů: 0=1, 1=2 |
| 3 | Uvolňuje paritu: 0 ... parita se negeneruje ani netestuje |
| 4 | Typ parity: 0=lichá, 1=sudá |
| 5 | Pevná parita[1] (BIOS tuto funkci nevyužívá) |
| 6 | Vyslání break (na TxD bude trvale jednička) |
| 7 | DLAB (Divisor Latch Access Bit) přepíná režim činnosti V/V bran 3F8h a 3F9h |
| | 1=zadávání přenosové rychlosti, 0=normální význam |

[1]Je-li parita uvolněna a bit 5 má hodnotu 1, je vyslán a přijímačem detekován paritní bit jako Ï pro

lichou paritu, nebo jako $\ddot{0}$ pro paritu sudou.